

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
21 mai 2004 (21.05.2004)

PCT

(10) Numéro de publication internationale
WO 2004/042576 A1

(51) Classification internationale des brevets⁷ :

G06F 11/267, 11/36, 11/34

Laurent [FR/FR]; Les Arènes, 16, rue Jean Jaurès,
F-38610 Gieres (FR).

(21) Numéro de la demande internationale :

PCT/FR2002/003723

(74) Mandataire : DE BEAUMONT, Michel; Cabinet Michel
de Beaumont, 1, rue Champollion, F-38000 Grenoble (FR).

(22) Date de dépôt international :

29 octobre 2002 (29 10.2002)

(81) États désignés (national) : JP, US.

(25) Langue de dépôt :

français

(84) États désignés (régional) : brevet européen (AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, IE, IT, LU,
MC, NL, PT, SE, SK, TR)

(26) Langue de publication :

français

Publiée :

— avec rapport de recherche internationale

(71) Déposant (pour tous les États désignés sauf US) : STIM-
CROELECTRONICS S.A. [FR/FR]; 29, boulevard Ro-
main Rolland, F-92120 Montrouge (FR)

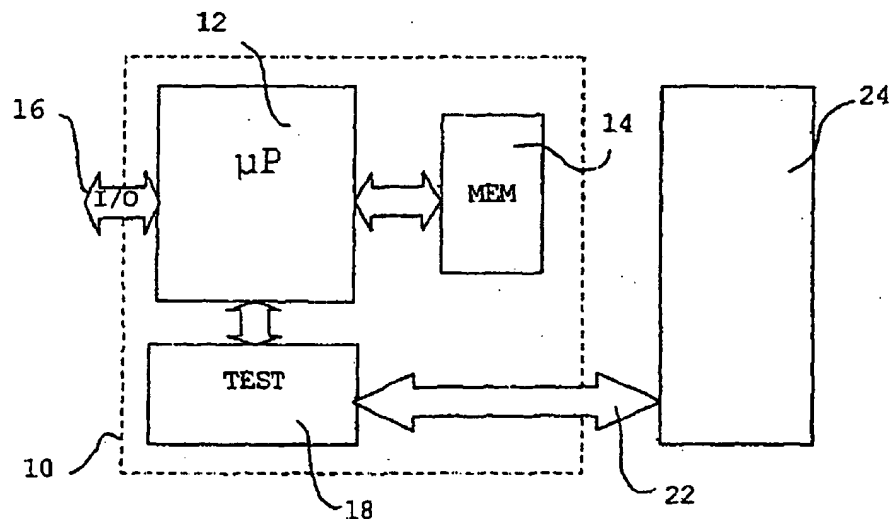
En ce qui concerne les codes à deux lettres et autres abrégia-
tions se référer aux Notes explicatives relatives aux codes et
abrégiactions figurant au début de chaque numéro ordinaire de
la Gazette du PCT.

(72) Inventeur; et

(75) Inventeur/Déposant (pour US seulement) : REGNIER,

(54) Title: TRANSMISSION OF GENERIC DIGITAL MESSAGES THROUGH A MICROPROCESSOR MONITORING CIR-
CUIT

(54) Titre : TRANSMISSION DE MESSAGES NUMERIQUES GENERIQUES PAR UN CIRCUIT DE SURVEILLANCE D'UN
MICROPROCESSEUR



(57) Abstract: The invention concerns a method for transmitting digital messages through a microprocessor monitoring circuit (18) of specific type and integrated to a microprocessor (12), each message including an identifier and consisting of several groups of successive and juxtaposed bits divided into segments. The method consists in successively transmitting segments associated with a first group corresponding to the identifier and comprising a fixed number of bits; with second groups, at least one of the second group comprising a fixed number of bits depending on the type of monitoring circuit, the number of other second groups being independent of the type of monitoring circuit; with a third group comprising a number of bits greater than one; and with fourth groups comprising each a number of bits greater than one, the number of fourth groups depending on the identifier and on the type of monitoring circuit.

[Suite sur la page suivante]

WO 2004/042576 A1